

日程 2019年1月21日(月)~24日(木)

場所 東京都江東区 日本科学未来館

ASP-DAC は、VLSI とシステムの設計技術に関するアジア・南太平洋地区最大の国際会議です。今回は、24 回目の開催となり、ますます盛んな同分野の最新の研究成果について、基礎から応用までを広範な学術論文とチュートリアルでカバーします。さらに、設計者にも参考となる最新の設計事例を発表するデザイナーズ・フォーラムも開催します。多数の皆様にご参加いただけますようご案内申し上げます。

## ■基調講演

1. 1月22日(火) Zhang Tao 教授 (Tsinghua university)  
"The development trend of artificial intelligence technology and its application in the field of robotics"
2. 1月23日(水) 松岡 聡 博士 (理化学研究所 計算科学研究センター センター長)  
"A Game-changing Supercomputer with Groundbreaking A64fx High Performance Arm Processor"
3. 1月24日(木) 島崎 靖久 氏 (ルネサスエレクトロニクス株式会社)  
"Hardware and Software Security Technologies to Enable Future Connected Cars"

## ■チュートリアル

ASP-DAC 2019 初日の月曜日に、最先端トピックに関する9件のチュートリアルを実施します。

- チュートリアル-1: 集積回路設計フローの完全自動化に向けて: 現状と今後の方向  
オーガナイザ: Andrew Kahng (University of California, San Diego)
- チュートリアル-2: 機械学習を活用した IoT デバイスの低消費電力化の最先端 オーガナイザ: Massimo Alioto, (National University of Singapore)
- チュートリアル-3: 組み込み機器向けヘテロコシステム: そのアーキテクチャとソフトウェアの要件  
オーガナイザ: Tulika Mitra (National University of Singapore)
- チュートリアル-4: テストにおける機械学習応用の動向 オーガナイザ: Yu Huang (Mentor, a Siemens Business)
- チュートリアル-5: 量子アニーリング計算の現在と未来 オーガナイザ: Shu Tanaka (WASEDA University)
- チュートリアル-6: 先端コグニティブシステムのハードウェアとアルゴリズムの実装 オーガナイザ: Hai Li (Duke University)
- チュートリアル-7: 知的画像処理センサのハードウェア・ソフトウェア設計  
オーガナイザ: Marilyn Wolf (Georgia Institute of Technology), Saibal Mukhopodhyay (Georgia Institute of Technology)
- チュートリアル-8: ナノ CMOS 世代の統合的信頼性設計: モデリングと最適化  
オーガナイザ: Sheldon Tan (University of California, Riverside), Hussam Amrouch (Karlsruhe Institute of Technology)
- チュートリアル-9: 集積回路と集積システムのディペンダビリティを高める機械学習技術  
オーガナイザ: Mehdi B. Tahoori (Karlsruhe Institute of Technology)

## ■デザイナーズ・フォーラム

デザイナーズ・フォーラムは、設計に関する経験と現実の製品設計に関するソリューションを共有するためのプログラムです。今回のトピックスは、2020年東京オリンピックに向けた新しい技術開発動向、最先端の画像センシング技術とその応用、次世代のAR/VR技術、ロボティクス技術の将来の方向性に関する議論です。

## ■デザインコンテスト

デザインコンテストでは、大学での最先端 LSI の設計事例を完成度の高さで競い合います。全て実デバイスによる実証を含んだ論文が13件、ショートプレゼンテーションとポスターセッションにて発表されます。

## ■テクニカルセッション

一般講演では、292件の投稿から厳選された99件の論文が発表されます。5つの特別セッションを企画しております。プログラムは近日中にウェブに掲載予定です。

- 主催: ACM SIGDA, IEEE CASS, IEEE CEDA, 電子情報通信学会 基礎・境界ソサイエティ, 情報処理学会 システムとLSIの設計技術研究会
- 後援: 電子情報技術産業協会

## ■ASP-DAC2019事務局

一般社団法人 日本エレクトロニクスショー協会  
〒100-0004 東京都千代田区大手町 1-1-3 大手センタービル 5階  
電話:(03)6212-5231 FAX:(03)6212-5225  
e-mail: aspdac2019-sec@mls.aspdac.com