

## ASP-DAC 2006 チュートリアル開催のご案内

ASP-DAC 2006 チュートリアルでは、システムレベルからデバイスレベルまで、基礎から実践まで、現場で役に立つ VLSI/システム設計最新技術の講義を受講いただけます。お申し込みはホームページ(<http://www.aspdac.com>)からお願いいたします。

日時： 2006年1月24日(火) 9:30 ~ 17:00

場所： パシフィコ横浜 会議センター

新特典： 600 ページ超のオールインワンテキスト

受講するチュートリアルだけでなく全てのチュートリアルを一冊にまとめたテキストを差し上げます。

### プログラム：

	時間	タイトル
Tutorial 1(全日)	9:30-17:00	65nm 以降の DFM ツールと設計手法
Tutorial 2(全日)	9:30-17:00	高性能指向の配線とパッケージング
Tutorial 3(半日)	9:30-12:30	ナノメータ時代の低消費電力・低リーク技術： システムレベルおよびアーキテクチャレベルアプローチ
Tutorial 4(半日)	14:00-17:00	ナノメータ時代の低消費電力・低リーク技術： 回路レベルおよびデバイスレベルアプローチ
Tutorial 5(半日)	9:30-12:30	機能検証手法の基礎と実際
Tutorial 6(半日)	14:00-17:00	システムオンチップ通信アーキテクチャ： 実践・理論・今後のトレンド

### スライド一例(テキストでは白黒印刷となります)

