

日程 2017年1月16日(月)~19日(木)

場所 千葉市 幕張メッセ国際会議場

ASP-DAC は、VLSI とシステムの設計技術に関するアジア・南太平洋地区最大の国際会議です。

今回は、22 回目の開催となり、ますます盛んな同分野の最新の研究成果について、基礎から応用までを広範な学術論文とチュートリアルでカバーします。さらに、設計者にも参考となる最新の設計事例を発表するデザイナーズ・フォーラムも開催します。

多数の皆様にご参加いただけますようご案内申し上げます。

## ■基調講演

1. Tim Cheng 教授(香港科技大学), John Rogers 教授(Northwestern 大学), 安浦寛人教授(九州大学)  
"In Memory of Edward J. McCluskey: The Next Wave of Pioneering Innovations"
2. Napoleon Torres-Martinez 博士(フランス 電子情報技術研究所)  
"Emerging Medical Technologies for INTERFACING THE BRAIN: From Deep Brain Stimulation to Brain Computer Interfaces"
3. Steve Trimmer 博士(Xilinx Research Labs)  
"All-Programmable FPGAs: More Powerful Devices Require More Powerful Tools"

## ■チュートリアル

ASP-DAC 2017 初日の月曜日に、6 つの最先端トピックに関するチュートリアル(各2時間)を実施します。チュートリアル受講者は、以下の6トピックから任意の3トピックを選択し聴講できます。

"Silicon Photonics for Computing Systems: Opportunities, Challenges, and Implementations"

オーガナイザ: Jiang Xu (Hong Kong University of Science and Technology), 中村 祐一 (NEC)

"Towards Energy-Efficient Intelligence in Power-/Area-Constrained Hardware"

オーガナイザ: Jae-sun Seo (Arizona State University)

"Post-Silicon Validation and Emulation-Based Validation Using Exercisers"

オーガナイザ: Ronny Morad (IBM Research - Haifa), Vitali Sokhin (IBM Research - Haifa)

"Quick Start Guide of Digital PLL for Digital Designers" オーガナイザ: 岡田 健一 (東京工業大学)

"The Emergence of Hardware Oriented Security and Trust" オーガナイザ: Chip-Hong Chang (Nanyang Technological University)

"Cross-Layer Reliability Aware Design: Optimization and Dynamic Management"

オーガナイザ: heldon Tan (University of California, Riverside)

## ■デザイナーズ・フォーラム

デザイナーズ・フォーラムは、設計に関する経験と現実の製品設計に関するソリューションを共有するためのプログラムです。

今回のトピックは、IoT 応用に向けた最先端のデバイス・ネットワーク技術、次世代の車載セキュリティ技術、最先端の画像センシング・画像処理技術と AI 技術の将来の方向性に関する議論です。

## ■デザインコンテスト

デザインコンテストでは、大学での最先端 LSI の設計事例を完成度の高さと競い合います。全て実デバイスによる実証を含んだ論文が 20 件、ショートプレゼンテーションとポスターセッションにて発表されます。

## ■テクニカルセッション

一般講演では、358 件の投稿から厳選された 111 件の論文が発表されます。また次の 4 つのテーマについての特別セッションを企画しています。

"Emerging Technologies for Biomedical Applications: Artificial Vision Systems and Brain Machine Interface"

"Neuromorphic Computing System and Low Power Recognition"

"Cyber-Physical Systems Security"

"When Backend Meets Frontend: Cross-Layer Design & Optimization for System Robustness"

■ 主催: ACM SIGDA, IEEE CASS, IEEE CEDA, 電子情報通信学会 基礎・境界ソサイエティ, 情報処理学会 システムとLSIの設計技術研究会

■ 後援: (公財)ちば国際コンベンションビューロー

## ■ASP-DAC2017 事務局

一般社団法人 日本エレクトロニクスショー協会

〒100-0004 東京都千代田区大手町 1-1-3 大手センタービル 5 階

電話: (03)6212-5231 FAX: (03)6212-5225

e-mail: aspdac2017@aspdac.com

<http://www.aspdac.com/>